

АННОТАЦИЯ РАБОЧЕЙ ПРОГРАММЫ ДИСЦИПЛИНЫ

ПРИЕМ 2018 г.

ФОРМА ОБУЧЕНИЯ очная

МИКРОПРОЦЕССОРНОЕ УПРАВЛЕНИЕ

Направление подготовки/ специальность	14.05.04 Электроника и автоматика физических установок		
Образовательная программа (направленность (профиль))	Электроника и автоматика физических установок		
Специализация	Системы управления технологическими процессами и физическими установками		
Уровень образования	высшее образование - специалитет		
Курс	3	семестр	6
Трудоемкость в кредитах (зачетных единицах)	6		
Виды учебной деятельности	Временной ресурс		
Контактная (аудиторная) работа, ч	Лекции	32	
	Практические занятия	-	
	Лабораторные занятия	48	
	ВСЕГО	80	
Самостоятельная работа, ч		136	
ИТОГО, ч		216	

Вид промежуточной аттестации	экзамен	Обеспечивающее подразделение	ОЯТЦ
---------------------------------	----------------	---------------------------------	-------------

1. Цели освоения дисциплины

Целями освоения дисциплины является формирование у обучающихся определенного ООП (п. 5. Общей характеристики ООП) состава компетенций для подготовки к профессиональной деятельности.

Код компетенции	Наименование компетенции	Составляющие результатов освоения (дескрипторы компетенций)	
		Код	Наименование
ПК(У)-6	Способен разрабатывать предложения по совершенствованию системы эксплуатации автоматизированных систем управления физическими установками	ПК(У)-6.B3	Владеет современными программно-техническими средствами обработки информации и методами сопряжения измерительной аппаратуры
		ПК(У)-6.У3	Умеет применять технические средства и информационные технологии при проектировании АСУ ТП.
		ПК(У)-6.33	Знает основные технические средства и информационные технологии применяемые в области АСУ ТП и АСНИ
ПК(У)-7	Способен к эксплуатации специальных технических средств, сооружений, объектов и их систем	ПК(У)-7.B7	Владеет технологиями создания и эксплуатации промышленных протоколов передачи данных
		ПК(У)-7.У7	Умеет применять интерфейсы взаимодействия электронных устройств и стандартные системные интерфейсы.
		ПК(У)-7.37	Знает принципы построения современных вычислительных устройств, устройств хранения информации и способы управления ими.
ПК(У)-19	Способен использовать информационные технологии при разработке новых установок, устройств, Способен к сбору и анализу информации для выбора и обоснования вариантов научно-технических и организационных решений	ПК(У)-19.B8	Владеет опытом работы с системами автоматизированного проектирования АСУ ТП и АСНИ
		ПК(У)-19.У8	Умеет разрабатывать устройства микропроцессорного управления для связи с объектом управления.
		ПК(У)-19.38	Знает основные элементы систем микропроцессорного управления и принципы их взаимодействия.
ПК(У)-22	Способен осуществлять поиск, изучение, обобщение и систематизацию научно-технической информации, нормативных и методических материалов в сфере своей профессиональной деятельности	ПК(У)-22.B4	Владеет опытом разработки средств микропроцессорного управления АСУ ТП
		ПК(У)-22.У4	Умеет выбирать основные элементы для микропроцессорного управления АСУ ТП.
		ПК(У)-22.34	Знает основные составляющие систем микропроцессорного управления.
ПК(У)-24	Способен оценить перспективы развития физических установок и систем автоматизированного управления, использовать современные достижения в научно-исследовательских работах	ПК(У)-24.B5	Владеет опытом применения систем микропроцессорного управления для выполнения исследовательских, технологических и пуско-наладочных работ в области профессиональной деятельности
		ПК(У)-24.У5	Умеет использовать и адаптировать системы микропроцессорного управления для исследовательских, технологических и пуско-наладочных работ в области профессиональной деятельности.
		ПК(У)-24.35	Знает основные тенденции развития систем микропроцессорного управления

2. Планируемые результаты обучения по дисциплине

После успешного освоения дисциплины будут сформированы результаты обучения:

Код	Планируемые результаты обучения по дисциплине	Компетенция
	Наименование	
РД1	Знать архитектуру и основные принципы организации микропроцессорных систем АСУ ТП и АСНИ, в том числе принципы организации подсистем памяти и ввода-вывода.	ПК(У)-6, ПК(У)-7
РД2	Уметь выбирать и разрабатывать основные типы элементов для организации микропроцессорных подсистем АСУ ТП и АСНИ	ПК(У)-6, ПК(У)-22
РД3	Владеть методиками и САПР для выполнения проектных работ в области создания микропроцессорных систем.	ПК(У)-6, ПК(У)-19
РД4	Владеть технологиями разработки технических и программных средств микропроцессорных подсистем АСУ ТП и АСНИ.	ПК(У)-6, ПК(У)-24

3. Структура и содержание дисциплины

Основные виды учебной деятельности

Разделы дисциплины	Формируемый результат обучения по дисциплине	Виды учебной деятельности	Объем времени, ч.
Раздел 1. Введение и общие положения, архитектура микропроцессора	РД-1	Лекции	8
		Практические занятия	
		Лабораторные занятия	4
		Самостоятельная работа	19
Раздел 2. Архитектура микропроцессора, система команд, подсистема памяти	РД-1, РД-2	Лекции	8
		Практические занятия	
		Лабораторные занятия	14
		Самостоятельная работа	21
Раздел 3. Последовательность работы микропроцессора, подсистема ввода-вывода в микропроцессорной технике	РД-2, РД-3	Лекции	8
		Практические занятия	
		Лабораторные занятия	14
		Самостоятельная работа	44
Раздел 4. Последовательные интерфейсы микропроцессорных систем, процессоры встраиваемых систем, перспективы развития микропроцессорных систем, подведение итогов курса	РД-3, РД-4	Лекции	8
		Практические занятия	
		Лабораторные занятия	16
		Самостоятельная работа	52

4. Учебно-методическое и информационное обеспечение дисциплины

4.1. Учебно-методическое обеспечение

Основная литература:

1. Основы микропроцессорной техники : учебное пособие / С. Н. Ливенцов, А. Д. Вильнин, А. Г. Горюнов. — Томск : Изд-во ТПУ, 2007. — 118 с.: ил. — Текст : непосредственный.
2. Алхимов, Юрий Васильевич. Микропроцессоры и цифровые системы в неразрушающем контроле : учебное пособие / Ю. В. Алхимов; Томский политехнический университет (ТПУ). — Томск : Изд-во ТПУ, 2008. — URL: <http://www.lib.tpu.ru/fulltext2/m/2010/m102.pdf> (дата обращения: 16.03.2018) — Режим доступа: доступ из корпоративной сети ТПУ. - Текст : электронный.

3. Хартов, Вячеслав Яковлевич. Микропроцессорные системы : учебное пособие для вузов / В. Я. Хартов. — 2-е изд., испр. и доп. — Москва: Академия, 2014. — 1 Мультимедиа CD-ROM. — URL: <http://www.lib.tpu.ru/fulltext2/m/2015/FN/fn-57.pdf> (дата обращения: 16.03.2018) — Режим доступа: доступ из корпоративной сети ТПУ. - Текст : электронный.

Дополнительная литература:

1. Алхимов, Юрий Васильевич. Микропроцессоры и цифровые системы = Microprocessors and Digital Systems : учебное пособие / Ю. В. Алхимов; Национальный исследовательский Томский политехнический университет (ТПУ). — Томск : Изд-во ТПУ, 2014. — URL: <http://www.lib.tpu.ru/fulltext2/m/2015/m104.pdf> (дата обращения: 16.03.2018) — Режим доступа: доступ из корпоративной сети ТПУ. - Текст : электронный.
2. Горюнов, Алексей Германович. Встраиваемые подсистемы микропроцессорных систем автоматического управления : учебное пособие / А. Г. Горюнов, Ю. А. Чурсин; Национальный исследовательский Томский политехнический университет (ТПУ). — Томск : Изд-во ТПУ, 2014. — URL: <http://www.lib.tpu.ru/fulltext2/m/2015/m157.pdf> (дата обращения: 16.03.2018) — Режим доступа: доступ из корпоративной сети ТПУ. - Текст : электронный.

4.2. Информационное и программное обеспечение

Internet-ресурсы (в т.ч. в средеLMSMOODLE и др. образовательные и библиотечные ресурсы):

1. Электронно-библиотечная система «Лань» - <https://e.lanbook.com/>
2. Электронно-библиотечная система «ZNANIUM.COM» - <https://new.znanium.com/>
3. Электронно-библиотечная система «Юрайт» - <https://urait.ru/>
4. Электронно-библиотечная система «Консультант студента»
<http://www.studentlibrary.ru/>

Профессиональные базы данных и информационно-справочные системы доступны по ссылке: <https://www.lib.tpu.ru/html/irs-and-pdb>.

Лицензионное программное обеспечение (в соответствии с **Перечнем лицензионного программного обеспечения ТПУ**):

1. Adobe Acrobat Reader DC,
2. Microsoft Office 2007 Standard Russian Academic,
3. Zoom Zoom.