

МИНИСТЕРСТВО НАУКИ И ВЫСШЕГО ОБРАЗОВАНИЯ РОССИЙСКОЙ ФЕДЕРАЦИИ
 Федеральное государственное автономное образовательное учреждение высшего образования
 «НАЦИОНАЛЬНЫЙ ИССЛЕДОВАТЕЛЬСКИЙ
 ТОМСКИЙ ПОЛИТЕХНИЧЕСКИЙ УНИВЕРСИТЕТ»

УТВЕРЖДАЮ

Директор обеспечивающей Школы
 неразрушающего контроля и
 безопасности

Д.А. Седнев

«30» 06 2020 г.

РАБОЧАЯ ПРОГРАММА ДИСЦИПЛИНЫ
ПРИЕМ 2017 г.
ФОРМА ОБУЧЕНИЯ очная

Микропроцессорные устройства

Направление подготовки/ специальность	11.03.04 Электроника и наноэлектроника		
Образовательная программа (направленность (профиль))	Электроника и наноэлектроника		
Специализация	Прикладная электронная инженерия		
Уровень образования	высшее образование - бакалавриат		
Курс	4	семестр	7
Трудоемкость в кредитах (зачетных единицах)	4		
Виды учебной деятельности	Временной ресурс		
Контактная (аудиторная) работа, ч	Лекции	24	
	Практические занятия	16	
	Лабораторные занятия	24	
	ВСЕГО	64	
Самостоятельная работа, ч		80	
ИТОГО, ч		144	

Вид промежуточной
аттестации

зачет	Обеспечивающее подразделение	Отделение Электронной инженерии
--------------	---------------------------------	--

Зав. кафедрой-руководитель
отделения на правах кафедры
Руководитель ООП
Преподаватель

	П.Ф. Баранов
	В.С. Иванова
	С.Н. Торгаев

2020 г.

1. Цели освоения дисциплины

Целями освоения дисциплины является формирование у обучающихся определенного ООП (п. 6. Общей характеристики ООП) состава компетенций для подготовки к профессиональной деятельности.

Код компетенции	Наименование компетенции	Результаты освоения ООП	Составляющие результатов освоения (дескрипторы компетенций)	
			Код	Наименование
ПК(У)-5	Готовность выполнять расчет и проектирование электронных приборов, схем и устройств различного функционального назначения в соответствии с техническим заданием с использованием средств автоматизации проектирования	Р13	ПК(У)-5.В9	Владеет опытом разработки алгоритмов и программных кодов для работы вычислительных устройств в составе микропроцессорной системы
			ПК(У)-5.У10	Умеет выполнять расчеты временных параметров для согласования и оптимизации работы нескольких вычислительных устройств
			ПК(У)-5.311	Знает принципы построения цифровых систем на базе микроконтроллеров и микропроцессоров.

2. Место дисциплины в структуре ООП

Дисциплина относится к вариативной части Блока 1 учебного плана образовательной программы.

3. Планируемые результаты обучения по дисциплине

После успешного освоения дисциплины будут сформированы результаты обучения:

Планируемые результаты обучения по дисциплине		Компетенция
Код	Наименование	
РД-1	Применять знания основ цифровой и микропроцессорной техники при проектировании электронных устройств	ПК(У)-5
РД-2	Выполнять проектирование микропроцессорных схем	ПК(У)-5
РД-3	Разрабатывать эффективные алгоритмы обработки данных с использованием микропроцессорных устройств	ПК(У)-5
РД-4	Выполнять обработку и анализ информации с применением микропроцессорных устройств	ПК(У)-5

Оценочные мероприятия текущего контроля и промежуточной аттестации представлены в календарном рейтинг-плане дисциплины.

4. Структура и содержание дисциплины

Основные виды учебной деятельности

Разделы дисциплины	Формируемый результат обучения по дисциплине	Виды учебной деятельности	Объем времени, ч.
Раздел 1. Позиционные системы счисления. Алгоритмизация и основы программирования на языке Си.	РД-1, РД-3	Лекции	4
		Практические занятия	4
		Лабораторные занятия	
		Самостоятельная работа	10
Раздел 2. Архитектура и принципы работы микропроцессоров	РД-1, РД-2	Лекции	6
		Практические занятия	6
		Лабораторные занятия	

Раздел 3. Микроконтроллеры STM8	РД-2, РД-3, РД-4	Самостоятельная работа	20
		Лекции	12
		Практические занятия	6
		Лабораторные занятия	24
		Самостоятельная работа	50

Содержание разделов дисциплины:

Раздел 1. <i>Позиционные системы счисления. Алгоритмизация и основы программирования на языке Си.</i>
--

Данный раздел необходим для повторения материала по позиционным системам счисления и основам построения алгоритмов программ.

Темы лекций:

1. Позиционные системы счисления. Основы алгоритмизации.
2. Основы программирования на языке Си.

Темы практических занятий:

1. Позиционные системы счисления.
2. Основы построения алгоритмов.
3. Основы программирования на языке Си.

Раздел 2. <i>Архитектура и принципы работы микропроцессоров</i>
--

В данном разделе рассматриваются архитектуры микропроцессоров и принципы работы микропроцессоров и микроконтроллеров. Отдельное внимание уделяется процессу выполнения кода программы и основам языка ассемблера. Подробно раскрываются такие понятия как стек, прерывания, интерфейсы.

Темы лекций:

1. Архитектуры микропроцессоров.
2. Структура микропроцессора. Регистры специального назначения. Процесс выполнения программного кода.
3. Структура команд микропроцессора. Язык ассемблера.
4. Система тактирования.
5. Стек.
6. Прерывания.
7. Интерфейсы ввода-вывода информации.

Темы практических занятий:

1. Основы языка ассемблера.
2. Разработка программ на Ассемблере.

Раздел 3. <i>Микроконтроллеры STM8</i>

В данном разделе изучается восьмиразрядный микроконтроллер STM8S. На примере STM8S студенты изучают принципы работы восьмиразрядных микроконтроллеров, в том числе, за счет выполнения большого количества лабораторных работ.

Темы лекций:

1. Архитектура микроконтроллеров STM8.
2. Порты ввода/вывода. Система прерываний.
3. Таймеры/счетчики. ШИМ-контроллер.
4. Аналогово цифровой преобразователь.
5. Разработка устройств на основе микроконтроллера STM8.

Темы практических занятий:

1. Алгоритмы настройки периферийных устройств микроконтроллера STM8S.
2. Интерфейс SPI.
3. Интерфейс 1-Wire.

Темы лабораторных работ:

1. Основы работы с программным пакетом IAR Embedded. Знакомство с отладочным макетом.
2. Порты ввода/вывода микроконтроллера STM8S.
3. Прерывания микроконтроллера STM8S.
4. Таймеры/счетчики микроконтроллера STM8S.
5. Аналогово-цифровой преобразователь микроконтроллера STM8S.
6. Реализация алгоритмов управления на основе микроконтроллера STM8S.

5. Организация самостоятельной работы студентов

Самостоятельная работа студентов при изучении дисциплины предусмотрена в следующих видах и формах:

- Работа с лекционным материалом, поиск и обзор литературы и электронных источников информации по индивидуально заданной проблеме курса;
- Работа в электронном курсе (изучение теоретического материала, выполнение индивидуальных заданий и контролирующих мероприятий и др.);
- Изучение тем, вынесенных на самостоятельную проработку;
- Работа с технической документацией по микроконтроллерам;
- Подготовка к лабораторным работам;
- Подготовка к оценивающим мероприятиям.

6. Учебно-методическое и информационное обеспечение дисциплины

6.1. Учебно-методическое обеспечение

Основная литература

1. Основы микропроцессорной техники: микропроцессор Intel 8080 : учебное пособие [Электронный ресурс] / С. Н. Торгаев [и др.]; Национальный исследовательский Томский политехнический университет (ТПУ). — 1 компьютерный файл (pdf; 3.3 МВ). — Томск: Изд-во ТПУ, 2014. — Заглавие с титульного экрана. — Электронная версия печатной публикации. — Доступ из корпоративной сети ТПУ. — Системные требования: Adobe Reader. — Схема доступа: <http://www.lib.tpu.ru/fulltext2/m/2015/m071.pdf>
2. Практическое руководство по программированию STM-микроконтроллеров : учебное пособие [Электронный ресурс] / С. Н. Торгаев [и др.]; Национальный исследовательский Томский политехнический университет (ТПУ) ; Национальный исследовательский Томский государственный университет (ТГУ) ; Институт оптики атмосферы им. В. Е. Зуева (ИОА). — 1 компьютерный файл (pdf; 3.7 МВ). — Томск: Изд-во ТПУ, 2015. — Заглавие с титульного экрана. — Электронная версия печатной публикации. — Доступ из корпоративной сети ТПУ. — Системные требования: Adobe Reader. Схема доступа: <http://www.lib.tpu.ru/fulltext2/m/2015/m325.pdf>
3. Основы микропроцессорной техники: микроконтроллеры STM8S : учебное пособие [Электронный ресурс] / С. Н. Торгаев [и др.]; Национальный исследовательский Томский политехнический университет (ТПУ). — 1 компьютерный файл (pdf; 3.3 МВ). — Томск: Изд-во ТПУ, 2014. — Заглавие с титульного экрана. — Электронная

версия печатной публикации. — Доступ из корпоративной сети ТПУ. — Системные требования: Adobe Reader. Схема доступа: <http://www.lib.tpu.ru/fulltext2/m/2015/m070.pdf>

Дополнительная литература

1. Смирнов, Ю. А.. Основы микроэлектроники и микропроцессорной техники [Электронный ресурс] / Смирнов Ю. А., Соколов С. В., Титов Е. В.. — 2-е изд., испр.. — Санкт-Петербург: Лань, 2013. — 496 с.. — Книга из коллекции Лань - Инженерно-технические науки.. — ISBN 978-5-8114-1379-9. Схема доступа: http://e.lanbook.com/books/element.php?p11_cid=25&p11_id=12948 (контент)
2. Новиков, Юрий Витальевич. Основы микропроцессорной техники : учебное пособие / Ю. В. Новиков, П. К. Скоробогатов. — 4-е изд., испр.. — Москва: Интернет-Университет информационных технологий БИНОМ. Лаборатория знаний, 2009. — 358 с.: ил.. — Основы информационных технологий. — Библиогр.: с. 356-357.. — ISBN 978-5-9963-0023-5.

6.2. Информационное и программное обеспечение

Internet-ресурсы (в т.ч. в среде LMS MOODLE и др. образовательные и библиотечные ресурсы):

1. Электронный курс “Основы микропроцессорной техники” <http://stud.lms.tpu.ru/course/view.php?id=752>
2. Персональный сайт преподавателя <http://portal.tpu.ru/SHARED/t/TORGAEV>
3. Среда программирования IAR http://netstorage.iar.com/SuppDB/Public/SUPPORT/003591/Project_templates_EW.pdf
4. Техническая документация на микроконтроллер http://www.st.com/web/en/resource/technical/document/reference_manual/CD00190271.pdf
5. Информационно-справочные системы и профессиональные базы данных НТБ - <https://www.lib.tpu.ru/html/irs-and-pdb>

Лицензионное программное обеспечение (в соответствии с **Перечнем лицензионного программного обеспечения ТПУ**):

Adobe Acrobat Reader DC; Adobe Flash Player; Cisco Webex Meetings; Document Foundation LibreOffice; Google Chrome; Microsoft Office 2016 Standard Russian Academic; Mozilla Firefox ESR; Tracker Software PDF-XChange Viewer; WinDjView; Zoom Zoom

7. Особые требования к материально-техническому обеспечению дисциплины

В учебном процессе используется следующее оборудование:

№	Наименование специальных помещений	Наименование оборудования
1.	Аудитория для проведения учебных занятий всех типов, курсового проектирования, консультаций, текущего контроля и промежуточной аттестации (компьютерный класс) 634034, Томская область, г. Томск, Ленина проспект, 30а, 210	Генератор Г 3-109 - 2 шт.; Лабораторный отладочный модуль - 10 шт.; Комплект учебной мебели на 52 посадочных мест; Компьютер - 20 шт.; Проектор - 1 шт.

Рабочая программа составлена на основе Общей характеристики образовательной программы по направлению 11.03.04 Электроника и наноэлектроника, специализации «Прикладная электронная инженерия» (приема 2017 г., очная форма обучения).

Разработчик(и):

Должность	ФИО
Доцент ОЭИ ИШНКБ	С.Н. Торгаев

Программа одобрена на заседании выпускающей кафедры точного приборостроения (протокол от «29» июня 2017 г. № 40).

Зав. кафедрой – руководитель отделения
на правах кафедры,
к.т.н.



П.Ф. Баранов

подпись

Лист изменений рабочей программы дисциплины:

Учебный год	Содержание /изменение	Обсуждено на заседании ОЭИ ИШНКБ (протокол)
2018/2019 учебный год	1. Обновлено программное обеспечение 2. Обновлен состав профессиональных баз данных и информационно-справочных систем 3. Обновлено содержание разделов дисциплины 4. Обновлен список литературы, в том числе ссылок ЭБС 5. Изменена система оценивания	От 29.08.2018 г. № 8
2019/2020 учебный год	1. Обновлено программное обеспечение 2. Обновлен состав профессиональных баз данных и информационно-справочных систем 3. Обновлено содержание разделов дисциплины 4. Обновлен список литературы, в том числе ссылок ЭБС	От 28.06.2019 г. № 19
2020/2021 учебный год	1. Обновлено программное обеспечение 2. Обновлен состав профессиональных баз данных и информационно-справочных систем 3. Обновлено содержание разделов дисциплины 4. Обновлен список литературы, в том числе ссылок ЭБС	От 01.09.2020 г. № 37