

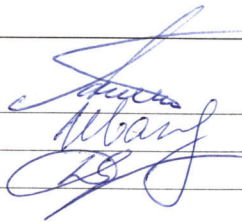
ФОНД ОЦЕНОЧНЫХ СРЕДСТВ ПО ДИСЦИПЛИНЕ

ПРИЕМ 2017 г.

ФОРМА ОБУЧЕНИЯ очная

Профессиональная подготовка на английском языке

Направление подготовки/ специальность	11.03.04 Электроника и нанoeлектроника		
Образовательная программа (направленность (профиль))	Электроника и нанoeлектроника		
Специализация	Промышленная электроника		
Уровень образования	высшее образование - бакалавриат		
Курс	3, 4	семестр	5, 6, 7, 8
Трудоемкость в кредитах (зачетных единицах)	8		

Зав. кафедрой-руководитель отделения на правах кафедры		П.Ф. Баранов
Руководитель ООП		В.С. Иванова
Преподаватель		Д.Н. Огородников

2020 г.

1. Роль дисциплины «Профессиональная подготовка на английском языке» в формировании компетенций выпускника:

Элемент образовательной программы (дисциплина)	Семестр	Код компетенции	Наименование компетенции	Составляющие результатов освоения (дескрипторы компетенций)	
				Код	Наименование
Профессиональная подготовка на английском языке	5, 6, 7, 8	УК(У)-4.	Способен осуществлять деловую коммуникацию в устной и письменной формах на государственном и иностранном (-ых) языке (-ах)	УК(У)-4.В3	Владеет опытом структурирования и оформления устного сообщения, презентации доклада на иностранном языке
				УК(У)-4.В4	Владеет навыками составления и оформления деловых писем на иностранном языке, в том числе в электронной среде
				УК(У)-4.У4	Умеет логично, последовательно и аргументировано выражать мысли на иностранном языке, делать выводы
				УК(У)-4.У5	Умеет адекватно применять речевые клише и грамматические структуры в письменной речи.
				УК(У)-4.У6	Умеет корректно использовать иноязычные лексико-грамматические структуры и профессионально-ориентированную терминологию
				УК(У)-4.33	Знает основы структурирования доклада и подготовки презентаций на иностранном языке, принятых в международной среде
				УК(У)-4.34	Знает правила оформления деловых писем для осуществления профессионально-ориентированной коммуникации
				УК(У)-4.35	Знает базовую лексику и профессионально-ориентированную терминологию на иностранном языке
				УК(У)-4.У5	Умеет адекватно применять речевые клише и грамматические структуры в письменной речи.

2. Показатели и методы оценивания

Планируемые результаты обучения по дисциплине		Код контролируемой компетенции (или ее части)	Наименование раздела дисциплины	Методы оценивания (оценочные мероприятия)
Код	Наименование			
РД-1	Осуществлять коммуникации на иностранном языке в профессиональной сфере	УК(У)-4	Раздел 1. Основы электроники (5 семестр) Раздел 2. Применение операционных усилителей (6 семестр) Раздел 3. Цифровая электроника	- Презентация - Работа в малых группах

			(7 семестр) Раздел 4. Силовая электроника (8 семестр)	
РД-2	Решать профессиональные задачи на иностранном языке	УК(У)-4	Раздел 1. Основы электроники (5 семестр) Раздел 2. Применение операционных усилителей (6 семестр) Раздел 3. Цифровая электроника (7 семестр) Раздел 4. Силовая электроника (8 семестр)	• Тестирование • Контрольная работа • Работа в малых группах
РД-3	Презентовать и защищать результаты комплексной инженерной деятельности на иностранном языке	УК(У)-4	Раздел 1. Основы электроники (5 семестр) Раздел 2. Применение операционных усилителей (6 семестр) Раздел 3. Цифровая электроника (7 семестр) Раздел 4. Силовая электроника (8 семестр)	• Презентация

3. Шкала оценивания

Порядок организации оценивания результатов обучения в университете регламентируется отдельным локальным нормативным актом – «Система оценивания результатов обучения в Томском политехническом университете (Система оценивания)» (в действующей редакции). Используется балльно-рейтинговая система оценивания результатов обучения. Итоговая оценка (традиционная и литерная) по видам учебной деятельности (изучение дисциплин, УИРС, НИРС, курсовое проектирование, практики) определяется суммой баллов по результатам текущего контроля и промежуточной аттестации (итоговая рейтинговая оценка - максимум 100 баллов).

Распределение основных и дополнительных баллов за оценочные мероприятия текущего контроля и промежуточной аттестации устанавливается календарным рейтинг-планом дисциплины.

Рекомендуемая шкала для отдельных оценочных мероприятий входного и текущего контроля

% выполнения задания	Соответствие традиционной оценке	Определение оценки
90% ÷ 100%	«Отлично»	Отличное понимание предмета, всесторонние знания, отличные умения и владение опытом практической деятельности
70% ÷ 89%	«Хорошо»	Достаточно полное понимание предмета, хорошие знания, умения и опыт практической деятельности
55% ÷ 69%	«Удовл.»	Приемлемое понимание предмета, удовлетворительные знания, умения и опыт практической деятельности
0% ÷ 54%	«Неудовл.»	Результаты обучения не соответствуют минимально достаточным требованиям

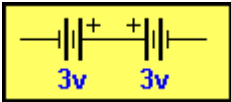
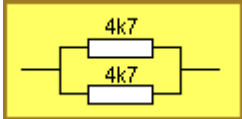
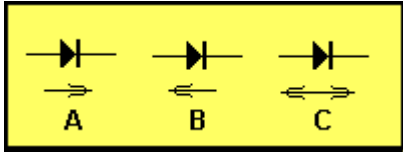
Шкала для оценочных мероприятий и зачета

Степень сформированности результатов обучения	Балл	Соответствие традиционной оценке	Определение оценки
90% ÷ 100%	90 ÷ 100	«Отлично»	Отличное понимание предмета, всесторонние знания, отличные умения и владение опытом практической деятельности
70% ÷ 89%	70 ÷ 89	«Хорошо»	Достаточно полное понимание предмета, хорошие знания, умения и опыт практической деятельности
55% ÷ 69%	55 ÷ 69	«Удовл.»	Приемлемое понимание предмета, удовлетворительные знания, умения и опыт практической деятельности
0% ÷ 54%	0 ÷ 54	«Неудовл.»	Результаты обучения не соответствуют минимально достаточным требованиям
55% ÷ 100%	55 ÷ 100	«Зачтено»	Результаты обучения соответствуют минимально достаточным требованиям
0% ÷ 54%	0 ÷ 54	«Не зачтено»	Результаты обучения не соответствуют минимально достаточным требованиям

4. Перечень типовых заданий

	Оценочные мероприятия	Примеры типовых контрольных заданий
1.	Тестирование	Вопросы: Раздел 1. 1. Classify each of the following components as passive or active: resistor; bipolar transistor; capacitor; battery; transformer; field-effect transistor; inductor. Draw its symbols. 2. Draw the sinusoidal signal. What is the amplitude if it is known that V_{RMS} equals 220 V? How can we calculate the average voltage? 3. What is the frequency of a signal if the period is equal to 1 ms. 4. What does the term “phase difference” mean? Explain it with the help of waveforms. 5. Write the expression for Ohm’s law. 6. Kirchhoff’s current law and Kirchhoff’s voltage law. Explain them by using a simple circuit. 7. Write the relationship between the current flowing through and the voltage across the inductor. 8. Three fixed resistors are connected in parallel. Calculate the total equivalent resistance R_{TP} of the parallel circuit. 9. Resistors R_1 and R_2 are connected in series to input direct voltage source. If the input voltage is 15 V, and the resistance $R_1 = 2 \cdot R_2$, what is the voltage across the resistor R_2? 10. Time constant. What does it mean? Find time constant for CR- and LR-circuit.

	Оценочные мероприятия	Примеры типовых контрольных заданий
		11. Give the circuit of CR low-pass filter and its frequency response. 12. Draw and explain V-I characteristics of a PN junction diode. 13. Explain the abbreviations: FET, BJT, KVL, KCL. Test#2 Please, choose one variant as an answer for each question: 1. A DC voltage A) rises and falls B) is a sinewave C) remains constant D) is an audio waveform 2. 1mA is equal to: A) 0.001A B) 0.00001A C) 0.01A D) 0.1A 3. If a 10k resistor is placed across a 10v supply, the current will be: A) 10mA B) 1mA C) 0.01mA D) 0.1mA 4. If a small value of capacitance is connected in parallel with a large value, the combined capacitance will be: A) The same B) Higher C) Lower 5. A 10k resistor in parallel with 10k produces: A) 10k

	Оценочные мероприятия	Примеры типовых контрольных заданий
		B) 5k C) 20k D) Cannot be determined Two 3v batteries are connected as shown. The output voltage is: A) 3v B) 0v C) 6v  7. The closest value for this combination is: A) 4k7 B) 2k3 C) 9k4  8. To obtain a higher value of resistance, resistors are connected in: A) Reverse B) Forward C) Parallel D) Series 9. The direction of conduction for a diode is:  A B C 10. Name three terminals of a bipolar junction transistor A) Collector Bias Omitter B) Base Collector Case C) Emitter Collector Bias D) Collector Base Emitter

	Оценочные мероприятия	Примеры типовых контрольных заданий
		Раздел 2. 1. What does the term ‘operational amplifier’ mean? 2. What general properties of op amp do you know? 3. Draw the amplitude curve of an op amp. How can we calculate the open-loop voltage gain? 4. What will be the output voltage swing if the voltage drop in the components of the op amp output circuits is 1 volt for ± 15-V supply? 5. Draw the equivalent circuit of an op amp. 6. The op amp has an input resistance $r_{in} = 990 \text{ k}\Omega$, has a voltage gain A of 1000, and an output resistance $r_{out} = 100 \Omega$. If the amplitude of the e.m.f. (electromotive force) of the sinusoidal source, V_S, is 2 mV, and the source resistance $R_S = 10 \text{ k}\Omega$, what is the amplitude of the voltage V_L across the load resistance $R_L = 1 \text{ k}\Omega$? Раздел 3. 1. Explain the difference between analog and digital signal. 2. Draw the symbols of elementary logic gates. 3. Show how a power source, a lamp and a number of switches can be used to represent the following logical functions: a) $L = A \cdot B \cdot C$; b) $L = A + B + C$; c) $L = (A \cdot B) + (C \cdot D)$; d) $L = A \oplus B$. 4. Sketch the truth table of a three-input NAND gate. 5. Sketch the truth table of a three-input NOR gate. 6. What symbols are used in Boolean algebra to represent the functions AND, OR, NOT and Exclusive OR? 7. Write the function of a three-input NOR gate as a Boolean expression. 8. What is the difference between combination and sequential logic? 9. Convert the following binary numbers into decimal: 1100, 110001, 10111. 10. Convert the following decimal numbers into binary: 56, 132, 67, 5.625. 11. A single-input trigger that goes into the opposite state with each pulse is called a flip-flop: a) D – trigger b) RS – trigger c) T – trigger d) JK – trigger 12. Which gate only has an output of 1 if both inputs are 1? a) AND b) OR c) NOR d) NAND 13. What main elements does the structure scheme of ADC consist of? a) Comparator, Approximation Register, Sample/Hold b) Approximation Register, Trigger, Encoder

	Оценочные мероприятия	Примеры типовых контрольных заданий
		c) Approximation Register, Trigger, Encoder d) Comparator, Counter, Trigger 14. What is the initial state of the trigger? a) 1 b) 0 c) Undefined and is a random variable d) Depends on current potentials and applied logic Раздел 4. 1. Draw and explain V-I characteristics of a PN junction diode. 2. Explain the difference between the voltage amplifier and the current amplifier. 3. What is the electrical transformer? What types of transformer do you know? What material is commonly used in a core of a transformer? 4. Give the expression for turn ratio of a transformer. What is the difference between step-up and step-down transformer? 5. What does the term “operational amplifier” mean? Draw the equivalent circuit of an op amp. 6. Give the circuit of a bridge rectifier. Draw the output voltage waveform if the input voltage is sinusoidal (the amplitude V_m and frequency f are known). 7. What is PWM and how is it used? 8. What does the term “duty cycle” mean? Illustrate it by a waveform. 9. Explain the abbreviations: MOSFET, IGBT, SCR. 10. What types of power converters do you know?
2.	Презентация	Темы презентаций: Раздел 1. 1. Signals 2. Fixed resistors vs. Variable resistors 3. Potentiometers 4. Wire-wound resistors 5. Film resistors

	Оценочные мероприятия	Примеры типовых контрольных заданий
		6. SMT-resistors 7. Avalanche Diode and Tunnel Diode 8. Photodiode 9. Light Emitting Diode 10. Varicap Diode 11. Schottky Diode 12. Zener diode Раздел 2. 1. Operational amplifier in electronics system design 2. Summing amplifiers 3. The differential amplifier 4. Instrumentation amplifier 5. Active filters 6. Square wave generator 7. Triangular wave generator 8. Crystal-controlled generator 9. Sine wave oscillator 10. LC oscillator 11. Precision current sources 12. Adjustable Voltage References 13. Photocell Amplifiers Раздел 3. 1. Algebraic simplification 2. Binary quantities and variables 3. Boolean algebra 4. Boolean algebraic manipulation 5. Combinational logic 6. Karnaugh maps 7. Logic gates 8. Logic families 9. Number systems and binary arithmetic

	Оценочные мероприятия	Примеры типовых контрольных заданий
		10. Numeric and alphabetic codes Раздел 4. 1. Power semiconductor devices 2. Power transistor driver 3. Single-phase full-wave rectifier 4. Three-phase bridge rectifier 5. Controlled rectifier 6. DC-DC converters. Buck converter. 7. DC-DC converters. Boost converter. 8. Isolated DC-DC converters. Forward converter. 9. Resonant converters 10. Invertors 11. Pulse-width modulation 12. Transformers
3.	Контрольная работа	Вопросы: Раздел 1. 1. Time constant. What does it mean? Find time constant for CR- and LR-circuit. 2. Give the circuit of CR low-pass filter and its frequency response. Explain the curve. 3. In a series RC circuit, $12\text{ V}_{(\text{rms})}$ is measured across the resistor and $15\text{ V}_{(\text{rms})}$ is measured across the capacitor. Find the r.m.s source voltage. 4. A 20 kHz sinusoidal voltage is applied to a series RC circuit. What is the frequency of the voltage across the resistor? 5. The frequency of the voltage applied to a series RC circuit is decreased. How does the impedance of this circuit changed? 6. Draw the frequency response of a high-pass filter. Explain how to find the cut-off frequency. 7. An RC low-pass filter consists of a $110\ \Omega$ resistor and a $0.002\ \mu\text{F}$ capacitor. The output is taken across the capacitor. How can we find the circuit's cut-off frequency? 8. An RC high-pass filter consists of an $8.2\text{ k}\Omega$ resistor. What is the value of C so that impedance X_C is ten times less than R at an input frequency of 12 kHz? 9. A sinusoidal voltage with a peak-to-peak value of 36V is applied to an RC low-pass filter. If the reactance at the input frequency is zero, what is the output voltage?

	Оценочные мероприятия	Примеры типовых контрольных заданий
		10. What is the difference between Pass Band and Stop Band? Раздел 2. - Design the adjusted gain inverting amplifier. Determine the output voltage range. - Design the two-input inverting adder. Derive an expression for the output voltage in terms of the feedback resistances and input voltage. - What does the term 'weighting' mean when applied to an adder? - Design a three-input inverting adder. Choose components to get $V_{out} = -3 \cdot V_1 - 10 \cdot V_2 - V_3$ if $R_1 = 33 \text{ k}\Omega$. Suggest a suitable value of the resistor that is series connected to the op-amp noninverting input. - Problem 1: Given: $R_1 = 10 \text{ k}\Omega$ $R_2 = 20 \text{ k}\Omega$ $R_3 = 7.5 \text{ k}\Omega$ $R_4 = 100 \text{ k}\Omega$ $V_1 = 0.1 \text{ V}$ $V_2 = -0.1 \text{ V}$ Find: V_{out}, I_{out} - How are the feedback resistors determined for an adder? Draw the diagrams for the explanation of the principle of operation of the inverting adder. Раздел 3. - Explain the difference between analog and digital signal. - Show that the two circuits (a) and (b) below are equivalent by drawing truth tables for each circuit.

	Оценочные мероприятия	Примеры типовых контрольных заданий
		(a) (b) 3. Use Karnaugh maps to obtain minimised Boolean expressions for the following functions $X = \bar{A}\bar{B} + A\bar{B}\bar{C} + A\bar{B}C + ABC$ $Y = \bar{A}\bar{B}\bar{C} + \bar{A}B\bar{C}D + A\bar{C}\bar{D} + A\bar{C}D + A\bar{B}C\bar{D}$ 4. Use a Karnaugh map to obtain a minimized Boolean expression for the function described by the following truth table.

	Оценочные мероприятия	Примеры типовых контрольных заданий																																																																																					
		<table><tr><th><i>A</i></th><th><i>B</i></th><th><i>C</i></th><th><i>D</i></th><th><i>Z</i></th></tr><tr><td>0</td><td>0</td><td>0</td><td>0</td><td>1</td></tr><tr><td>0</td><td>0</td><td>0</td><td>1</td><td>0</td></tr><tr><td>0</td><td>0</td><td>1</td><td>0</td><td>X</td></tr><tr><td>0</td><td>0</td><td>1</td><td>1</td><td>0</td></tr><tr><td>0</td><td>1</td><td>0</td><td>0</td><td>1</td></tr><tr><td>0</td><td>1</td><td>0</td><td>1</td><td>X</td></tr><tr><td>0</td><td>1</td><td>1</td><td>0</td><td>1</td></tr><tr><td>0</td><td>1</td><td>1</td><td>1</td><td>1</td></tr><tr><td>1</td><td>0</td><td>0</td><td>0</td><td>X</td></tr><tr><td>1</td><td>0</td><td>0</td><td>1</td><td>0</td></tr><tr><td>1</td><td>0</td><td>1</td><td>0</td><td>1</td></tr><tr><td>1</td><td>0</td><td>1</td><td>1</td><td>0</td></tr><tr><td>1</td><td>1</td><td>0</td><td>0</td><td>0</td></tr><tr><td>1</td><td>1</td><td>0</td><td>1</td><td>1</td></tr><tr><td>1</td><td>1</td><td>1</td><td>0</td><td>0</td></tr><tr><td>1</td><td>1</td><td>1</td><td>1</td><td>X</td></tr></table> 5. Explain the distinction between combinational and sequential logic. 6. In an S–R bistable formed using two NOR gates, are the inputs active high or active low? Раздел 4. 1. Explain the difference between the voltage amplifier and the current amplifier. 2. Draw the voltage waveform on the inductor of the power converter if the current is known:	<i>A</i>	<i>B</i>	<i>C</i>	<i>D</i>	<i>Z</i>	0	0	0	0	1	0	0	0	1	0	0	0	1	0	X	0	0	1	1	0	0	1	0	0	1	0	1	0	1	X	0	1	1	0	1	0	1	1	1	1	1	0	0	0	X	1	0	0	1	0	1	0	1	0	1	1	0	1	1	0	1	1	0	0	0	1	1	0	1	1	1	1	1	0	0	1	1	1	1	X
<i>A</i>	<i>B</i>	<i>C</i>	<i>D</i>	<i>Z</i>																																																																																			
0	0	0	0	1																																																																																			
0	0	0	1	0																																																																																			
0	0	1	0	X																																																																																			
0	0	1	1	0																																																																																			
0	1	0	0	1																																																																																			
0	1	0	1	X																																																																																			
0	1	1	0	1																																																																																			
0	1	1	1	1																																																																																			
1	0	0	0	X																																																																																			
1	0	0	1	0																																																																																			
1	0	1	0	1																																																																																			
1	0	1	1	0																																																																																			
1	1	0	0	0																																																																																			
1	1	0	1	1																																																																																			
1	1	1	0	0																																																																																			
1	1	1	1	X																																																																																			

	Оценочные мероприятия	Примеры типовых контрольных заданий
		The figure shows two vertically aligned graphs sharing a common time axis t. The top graph shows the inductor current $i_L(t)$ as a sinusoidal wave. The vertical axis is labeled $i_L(t)$ and has a horizontal dashed line at $I_L(0)$. The wave oscillates with amplitude I_m around this initial value. The bottom graph shows the inductor voltage $u_L(t)$ as a square wave. The vertical axis is labeled $u_L(t)$ and has a horizontal dashed line at 0. The square wave alternates between V_m and $-V_m$ with a period T. 3. The voltage waveform of inductor is shown in Figure. Draw the current waveform if $I_L(0) = 0$. The figure shows a graph of inductor voltage $V_L(t)$ over time t. The vertical axis is labeled $V_L(t)$ and has a horizontal dashed line at 0. The square wave alternates between V_m and $-V_m$ with a period T. 4. Draw the Buck converter circuit. Using diagrams explain principal of operation of this converter.
4.	Работа в малых группах	Task 1. Rectifiers <i>Description:</i> Students are randomly divided into 6 groups with the help of cards on which the function of the group (role) is written. Each group has 5-7 minutes to be prepared to play its role in a game. After that game starts.

Оценочные мероприятия		Примеры типовых контрольных заданий																																																															
		<i>Roles:</i> • Role 1. Give the circuit of bridge rectifier. Make notes on connection of elements in a circuit. • Role 2. Draw the diagrams of voltage drops across all elements of the rectifier. Give comments on the diagrams shapes and time intervals. • Role 3: Write Voltage Kirchhoff’s law for one loop of the circuit. Specify it for different time intervals. • Role 4. Explain principle of operation of bridge rectifiers using materials presented by previous reporters. • Role 5. Compose three questions or tasks for given circuit. • Role 6. Answer the questions prepared by Group 5. Problem #1. Power Semiconductor Devices: Abbreviations and Symbols. Fill in the Table 1 using the given meanings. Draw the symbol of power semiconductor devices and translate the device name into Russian. Table 1. <table><tr><th>№</th><th>Abbreviation</th><th>Electronic symbol</th><th>Name</th><th>Meaning</th><th>Russian Translation</th></tr><tr><td>1.</td><td>Diode</td><td></td><td></td><td></td><td></td></tr><tr><td>2.</td><td>LED</td><td></td><td></td><td></td><td></td></tr><tr><td>3.</td><td>BJT</td><td></td><td></td><td></td><td></td></tr><tr><td>4.</td><td>MOSFET</td><td></td><td></td><td></td><td></td></tr><tr><td>5.</td><td>IGBT</td><td></td><td></td><td></td><td></td></tr><tr><td>6.</td><td>SCR</td><td></td><td></td><td></td><td></td></tr><tr><td>7.</td><td>GTO</td><td></td><td></td><td></td><td></td></tr><tr><td>8.</td><td>SIT</td><td></td><td></td><td></td><td></td></tr><tr><td>9.</td><td>SITH</td><td></td><td></td><td></td><td></td></tr></table>				№	Abbreviation	Electronic symbol	Name	Meaning	Russian Translation	1.	Diode					2.	LED					3.	BJT					4.	MOSFET					5.	IGBT					6.	SCR					7.	GTO					8.	SIT					9.	SITH				
№	Abbreviation	Electronic symbol	Name	Meaning	Russian Translation																																																												
1.	Diode																																																																
2.	LED																																																																
3.	BJT																																																																
4.	MOSFET																																																																
5.	IGBT																																																																
6.	SCR																																																																
7.	GTO																																																																
8.	SIT																																																																
9.	SITH																																																																

Оценочные мероприятия		Примеры типовых контрольных заданий					
		10.	TRIAC				
		11.	DIAC				
		12.	MCT				
		13.	RCT				
		14.	LASCR (LTT)				
		15.	BOD				
		#	Meanings				
		1.	A semiconductor device that acts as a one-way valve for electrical current				
		2.	A diode that conducts electrical current only after its breakover voltage has been reached momentarily.				
		3.	A silicon controlled rectifier that conducts when the gate is exposed to light. The gate still operates as a normal gate in a SCR, but is in many cases left disconnected.				
		4.	A type of FET, most commonly fabricated by the controlled oxidation of silicon. The main advantage is that it requires almost no input current to control the load current.				
		5.	A special type of thyristor. It can be turned on by a gate signal, and can also be turned off by a gate signal of negative polarity.				
		6.	A type of transistor that uses both electron and hole charge carriers. The basic function is to amplify current.				
		7.	A three-terminal power semiconductor device primarily used as an electronic switch that, as it was developed, came to combine high efficiency and fast switching.				
		8.	A three terminal electronic component that conducts current in either direction when triggered.				
		9.	A semiconductor light source that emits light when current flows through it				
		10.	A four-layer solid-state current-controlling device.				
		11.	A thyristor with an integrated reverse diode, so it is not capable of reverse blocking. These devices are advantageous where a reverse or freewheel diode must be used.				
		12.	A gateless thyristor triggered by avalanche current				
		13.	A high power, high frequency transistor device. It is a vertical structure device with short multichannel.				
		14.	A thyristor with a buried gate structure in which the gate electrodes are placed in n-base region.				
		15.	A voltage-controlled fully controllable thyristor. It is similar in operation to GTO thyristors, but have voltage controlled insulated gates.				

5. Методические указания по процедуре оценивания

	Оценочные мероприятия	Процедура проведения оценочного мероприятия и необходимые методические указания
1.	Тестирование	Тестирование проводится онлайн. Тест разработан с применением гугл-форм. Время проведения – 1 час. Цель – проверка усвоения учебного материала по пройденной теме. Оценивание производится преподавателем на основании балльно-рейтинговой системы оценивания результатов.
2.	Презентация	Выступление с презентацией по одной из предложенных тем проводится в рамках мероприятий конференц-недели. По завершении презентации слушатели могут задавать вопросы выступающему, а также принимать участие в оценивании доклада. Итоговые баллы выставляются преподавателем в соответствии с разработанным рейтинг-планом дисциплины.
3.	Контрольная работа	Контрольная работа проводится письменно. Время проведения – 1 час. Цель – проверка усвоения учебного материала по пройденной теме. Контроль осуществляется регулярно на протяжении семестра. Оценивание производится преподавателем на основании балльно-рейтинговой системы оценивания результатов.
4.	Работа в малых группах	Студенты произвольно делятся на группы по 2-3 человека. С помощью карточек определяется функция (роль) группы. У каждой группы есть 5-7 минут, чтобы подготовиться к своей роли. После этого начинается работа. Оценивание производится преподавателем, возможно взаимное оценивание между группами.