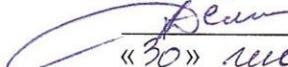


МИНИСТЕРСТВО НАУКИ И ВЫСШЕГО ОБРАЗОВАНИЯ РОССИЙСКОЙ ФЕДЕРАЦИИ
 Федеральное государственное автономное образовательное учреждение высшего образования
 «НАЦИОНАЛЬНЫЙ ИССЛЕДОВАТЕЛЬСКИЙ
 ТОМСКИЙ ПОЛИТЕХНИЧЕСКИЙ УНИВЕРСИТЕТ»

УТВЕРЖДАЮ

Директор ИШИТР

 Д.М. Сонькин
 «30» июня 2020 г.

РАБОЧАЯ ПРОГРАММА ДИСЦИПЛИНЫ
ПРИЕМ 2018 г.
ФОРМА ОБУЧЕНИЯ ОЧНАЯ

ЭЛЕКТРОНИКА 1.3		
Направление подготовки/ специальность	15.03.01 Машиностроение	
Образовательная программа (направленность (профиль))	Оборудование и технология сварочного производства	
Специализация		
Уровень образования	высшее образование - бакалавр	
Курс	3 семестр 5	
Трудоемкость в кредитах (зачетных единицах)	4	
Виды учебной деятельности	Временной ресурс	
Контактная (аудиторная) работа, ч	Лекции	24
	Практические занятия	16
	Лабораторные занятия	24
	ВСЕГО	64
Самостоятельная работа, ч		80
ИТОГО, ч		144

Вид промежуточной аттестации	Экзамен	Обеспечивающее подразделение	ОАР
---------------------------------	---------	---------------------------------	-----

Заведующий кафедрой – руководитель отделения на правах кафедры Руководитель ООП Преподаватель		Филипас А.А.
		Першина А.А.
		Заревич А.И.

1. Цели освоения дисциплины

Целями освоения дисциплины является формирование у обучающихся определенного ООП (п. 6 Общей характеристики ООП) состава компетенций для подготовки к профессиональной деятельности.

Код компетенции	Наименование компетенции	Составляющие результатов освоения (дескрипторы компетенции)	
		Код	Наименование
ПК(У)-17	умеет обеспечивать моделирование технических объектов и технологических процессов с использованием стандартных пакетов и средств автоматизированного проектирования, проводить эксперименты по заданным методикам с обработкой и анализом результатов	З.4.3	Знает основные элементы и устройства электроники; методы теоретического анализа и проектирования типовых устройств с помощью современных средств разработки типа Multisim и NI ELVIS
		У.4.3	Умеет решать типовые задачи исследования электронных устройств; применять основные средства моделирования процессов в электронных устройствах с помощью аппаратно-программных средств NI ELVIS
		В4.3	Владеет навыками проектирования и исследования электронных устройств

2. Место дисциплины (модуля) в структуре ООП

Дисциплина относится к базовой части Блока 1 учебного плана образовательной программы.

3. Планируемые результаты обучения по дисциплине

После успешного освоения дисциплины будут сформированы результаты обучения:

Планируемые результаты обучения по дисциплине			Компетенция
Код	Наименование		
РД 1	Применять знания общих законов, теорий, уравнений, методов электроники		ПК(У)-17
РД 2	Выполнять расчеты по электронике		ПК(У)-17
РД 3	Применять экспериментальные методы определения принципов электроники		ПК(У)-17
РД 4	Выполнять обработку и анализ данных, полученных при теоретических и экспериментальных исследованиях электроники		ПК(У)-17

Оценочные мероприятия текущего контроля и промежуточной аттестации представлены в календарном рейтинг-плане дисциплины.

4. Структура и содержание дисциплины

Основные виды учебной деятельности

Разделы дисциплины	Формируемый результат обучения по дисциплине	Виды учебной деятельности	Объем времени, ч.
1. Цели и задачи	РД 1	Лекции	4
		Практические занятия	2
		Лабораторные занятия	-
		Самостоятельная работа	-
2. Элементная база электронных устройств	РД 2	Лекции	2
		Практические занятия	2
		Лабораторные занятия	6

		Самостоятельная работа	4
3. Усилители электрических сигналов на транзисторах и операционных усилителях	РД 2, РД 3, РД 4	Лекции	4
		Практические занятия	2
		Лабораторные занятия	6
		Самостоятельная работа	10
4. Генераторы гармонических сигналов	РД 2, РД 3, РД 4	Лекции	4
		Практические занятия	2
		Лабораторные занятия	6
		Самостоятельная работа	2
5. Основы цифровой электроники	РД 2, РД 3, РД 4	Лекции	4
		Практические занятия	4
		Лабораторные занятия	2
		Самостоятельная работа	10
6. Комбинационные устройства	РД 2, РД 3, РД 4	Лекции	2
		Практические занятия	2
		Лабораторные занятия	4
		Самостоятельная работа	8
7. Последовательностные устройства. ПЗУ, ОЗУ	РД 2, РД 3, РД 4	Лекции	2
		Практические занятия	2
		Лабораторные занятия	-
		Самостоятельная работа	8
8. Устройства сопряжения. ЦАП, АЦП, УВХ	РД 2, РД 3, РД 4	Лекции	2
		Практические занятия	2
		Лабораторные занятия	-
		Самостоятельная работа	8
9. ПЛИС	РД 2, РД 3, РД 4	Лекции	1
		Практические занятия	-
		Лабораторные занятия	-
		Самостоятельная работа	2
10. Импульсные источники вторичного электропитания	РД 2, РД 3, РД 4	Лекции	1
		Практические занятия	-
		Лабораторные занятия	-
		Самостоятельная работа	2

Содержание разделов дисциплины:

Раздел 1. Цели и задачи

Краткое содержание раздела. Цели, задачи и структура курса. Роль электроники в приборостроении. Примеры линейных и нелинейных преобразований сигнала в электронных устройствах .

Темы лекций:

1 Цели, задачи и структура курса. Роль электроники в приборостроении. Примеры линейных и нелинейных преобразований сигнала в электронных устройствах (4 часа).

Темы практических занятий:

1 Входной контроль

Раздел 2. Элементная база электронных устройств

Краткое содержание раздела. Элементная база электронных устройств. Полупроводниковые диоды, биполярные и полевые транзисторы, тиристоры и симисторы, элементы оптоэлектроники. Характеристики, параметры, схемы замещения, примеры применения.

Темы лекций:

1 Элементная база электронных устройств. Полупроводниковые диоды, биполярные и полевые транзисторы, тиристоры и симисторы, элементы

оптоэлектроники.

2 Характеристики, параметры, схемы замещения, примеры применения.

Темы практических занятий:

1 Расчет характеристик пассивных цепей 1-го порядка

Названия лабораторных работ:

1 Знакомство с работой в программно-аппаратной среде NI ELVIS

2 Исследование диодов (4 часа)

Раздел 3. Усилители электрических сигналов на транзисторах и операционных усилителях

Краткое содержание раздела. Усилители электрических сигналов на транзисторах и операционных усилителях. Характеристики и параметры усилителя. Организация режима покоя усилительного каскада. Типы каскадов и анализ их характеристик и параметров. Обратные связи в усилителях. Оконечные каскады и расчет энергетических соотношений в схеме. Операционный усилитель. Примеры схем на ОУ, выполняющие линейные и нелинейные преобразования над сигналами.

Темы лекций:

1 Усилители электрических сигналов на транзисторах и операционных усилителях. Характеристики и параметры усилителя. Организация режима покоя усилительного каскада. Типы каскадов и анализ их характеристик и параметров. Обратные связи в усилителях.

2 Оконечные каскады и расчет энергетических соотношений в схеме. Операционный усилитель. Примеры схем на ОУ, выполняющие линейные и нелинейные преобразования над сигналами.

Темы практических занятий:

1 Полупроводниковые диоды. Анализ работы диодных схем

Названия лабораторных работ:

1 Исследование режимов биполярного транзистора (4 часа)

2 Исследование режимов полевого транзистора

Раздел 4. Генераторы гармонических сигналов

Краткое содержание раздела. Генераторы гармонических сигналов. Виды генераторов. Определение условий возникновения колебаний. Принципы стабилизация частоты и амплитуды. Особенности измерительных генераторов.

Темы лекций:

1 Генераторы гармонических сигналов. Виды генераторов. Определение условий возникновения колебаний.

2 Принципы стабилизация частоты и амплитуды. Особенности измерительных генераторов.

Темы практических занятий:

1 Транзисторы. Обеспечение режима покоя.

Названия лабораторных работ:

1 Исследование усилительного каскада ОЭ

2 Исследование усилителей мощности (4 часа)

Раздел 5. Основы цифровой электроники

Краткое содержание раздела. Основы цифровой электроники. Транзисторный ключ. Логические функции и их минимизация.

Темы лекций:

1 Основы цифровой электроники. Транзисторный ключ. Логические функции и их минимизация.

Темы практических занятий:

1 Расчет параметров и характеристик усилительных каскадов на транзисторах.

2 Функциональное применение ОУ

Названия лабораторных работ:

1 Исследование характеристик операционных усилителей

Раздел 6. Комбинационные устройства

Краткое содержание раздела. Комбинационные устройства. Логические элементы, мультиплексоры, демультимплексоры, дешифраторы, шифраторы, цифровые компараторы, сумматоры.

Темы лекций:

1 Комбинационные устройства. Логические элементы, мультиплексоры, демультимплексоры, дешифраторы, шифраторы, цифровые компараторы, сумматоры.

Темы практических занятий:

1 Параметры и характеристики логических элементов серий интегральных микросхем

Названия лабораторных работ:

- 1 Типовые схемы включения операционных усилителей.
- 2 Функциональное применение операционных усилителей

Раздел 7. Последовательностные устройства. ПЗУ, ОЗУ

Краткое содержание раздела. Последовательностные устройства. Триггеры, счетчики, счетчики-делители, регистры. Оперативные и постоянные запоминающие устройства.

Темы лекций:

1 Последовательностные устройства. Триггеры, счетчики, счетчики-делители, регистры. Оперативные и постоянные запоминающие устройства.

Темы практических занятий:

1 Анализ работы схем на последовательностных устройствах. Построение временных диаграмм

Раздел 8. Устройства сопряжения. ЦАП, АЦП, УВХ

Краткое содержание раздела. Устройства сопряжения аналоговых и цифровых схем. ЦАП и АЦП, устройства выборки-хранения (УВХ).

Темы лекций:

1 Устройства сопряжения аналоговых и цифровых схем. ЦАП и АЦП, устройства выборки-хранения (УВХ).

Темы практических занятий:

1 Анализ работы схем с использованием ЦАП и АЦП

Раздел 9. ПЛИС

Краткое содержание раздела. Запоминающие устройства

Темы лекций:

1 Запоминающие устройства

Раздел 10. Импульсные источники вторичного электропитания.

Краткое содержание раздела. Импульсные источники вторичного электропитания.

Темы лекций:

19. Импульсные источники вторичного электропитания.

5. Организация самостоятельной работы студентов

Самостоятельная работа студентов при изучении дисциплины (модуля) предусмотрена в следующих видах и формах:

- работа с лекционным материалом, поиск и обзор литературы и электронных источников информации по индивидуально заданной проблеме курса;
- работа в электронном курсе (изучение теоретического материала, выполнение индивидуальных заданий и контролирующих мероприятий и др.);
- изучение тем, вынесенных на самостоятельную проработку;
- выполнение домашних заданий;
- подготовка к лабораторным работам, к практическим занятиям;

– подготовка к оценивающим мероприятиям.

6. Учебно-методическое и информационное обеспечение дисциплины

6.1. Учебно-методическое обеспечение

Основная литература:

1. Гусев В.Г., Гусев Ю.М. Электроника и микропроцессорная техника – М.: Высшая школа, 2009. – 652 с.
<http://catalog.lib.tpu.ru/catalogue/simple/document/RU%5CTPU%5Cbook%5C118364>

2. Фомичев Ю. М. В.М. Сергеев Электроника. Электронная база, аналоговые и цифровые функциональные устройства: учеб. пособие / Ю.М. Фомичев, В.М. Сергеев. – Томск: Изд-во Томского политехнического университета, 2011. – 274 с.

<http://www.lib.tpu.ru/fulltext2/m/2012/m59.pdf>

3. Цимбалист Э.И., Силушкин С.В. Исследование аналоговых схем в программно-аппаратной среде NI ELVIS. Учебное пособие по электронике. - Томск: Изд. ТПУ, 2009. – 266с. <http://www.lib.tpu.ru/fulltext2/m/2011/m19.pdf>

Дополнительная литература:

1. Титце, У. Полупроводниковая схемотехника / У. Титце, К. Шенк. — 12-е изд. — Москва : ДМК Пресс, [б. г.]. — Том 1 — 2009 — 832 с. — ISBN 978-5-94120-200-3. — Текст : электронный // Лань : электронно-библиотечная система. — URL: <https://e.lanbook.com/book/915>

2. Рыбин, Юрий Константинович. Электроника : опорный конспект лекций [Электронный ресурс] / Ю. К. Рыбин; Национальный исследовательский Томский политехнический университет (ТПУ). — 1 компьютерный файл (pdf; 1.3 МВ). — Томск: 2010 — Заглавие с титульного экрана. — Доступ из сети НТБ ТПУ. — Системные требования: Adobe Reader.

Схема доступа: <http://www.lib.tpu.ru/fulltext3/m/2010/m42.pdf> (контент)

3. Калашников, Владимир Иванович. Электроника и микропроцессорная техника : учебник в электронном формате [Электронный ресурс] / В. И. Калашников, С. В. Нефедов; под ред. Г. Г. Раннева. — Мультимедиа ресурсы (10 директорий; 100 файлов; 740МВ). — Москва: Академия, 2012. — 1 Мультимедиа CD-ROM. — Высшее профессиональное образование. Бакалавриат. — Приборостроение. — Доступ из корпоративной сети ТПУ. — Системные требования: Pentium 100 MHz, 16 Mb RAM, Windows 95/98/NT/2000, CDROM, SVGA, звуковая карта, Internet Explorer 5.0 и выше.. — ISBN 978-5-7695-8797-9.

Схема доступа: <http://www.lib.tpu.ru/fulltext2/m/2014/FN/fn-111.pdf> (контент)

6.2. Информационное и программное обеспечение

Internet-ресурсы (в т.ч. в среде LMS MOODLE и др. образовательные и библиотечные ресурсы):

1. <http://portal.tpu.ru> - персональный сайт преподавателя дисциплины

2. Программное обеспечение учебной лаборатории NI ELVIS (National Instruments Educational Laboratory Virtual Instrumentation Suite).

7. Особые требования к материально-техническому обеспечению дисциплины

№	Наименование специальных помещений	Наименование оборудования
3	Аудитория для проведения учебных занятий всех типов 634034 г. Томская область, Томск, проспект Ленина 10,	Комплект оборудования для проведения лабораторных работ по различным дисциплинам в области электротехники и электроники: – Контрольно-измерительный лабораторный комплекс

	учебный корпус №10, аудитория 208-а	(ЭЛВИС) – 9 штук – ШКАФ – 3 штуки – Компьютер Intel Core 2 Duo E4600 – – 6 штук – Компьютер Intel Core 2 Duo – 19 штука – Монитор – 1 штука – Настольная лабораторная станция (ЭЛВИС II) – 8 штука – Стулья – 19 штук – Столы – парты – 8 штук – Тумба подкатная – Столы – 18 штук – Шкаф-купе – Проектор EPSON EB-965 Экран настенный
6	Аудитория для проведения учебных занятий всех типов, курсового проектирования, консультаций, текущего контроля и промежуточной аттестации 634028, Томская область, г. Томск, Ленина проспект, д. 2 412	Проектор - 1 шт.; Компьютер - 1 шт. Доска аудиторная настенная - 1 шт.; Тумба стационарная - 1 шт.

Рабочая программа составлена на основе Общей характеристики образовательной программы по направлению 15.03.01 Машиностроение / Оборудование и технология сварочного производства (приема 2018 г., очная форма обучения).

Разработчик(и):

Должность	Уч. степень	ФИО
Доцент	к.ф.-м.н.	Заревич А.И.

Программа одобрена на заседании отделения электронной инженерии (протокол от «07» июня 2018 г. №6).

Заведующий кафедрой – руководитель Отделения
Электронной инженерии, к.т.н., доцент



/П.Ф. Баранов/

Лист изменений рабочей программы дисциплины

Учебный год	Содержание /изменение	Обсуждено на заседании Отделения электронной инженерии (протокол)
2020/2021 учебный год	1. Обновлено программное обеспечение 2. Обновлен состав профессиональных баз данных и информационно-справочных систем 3. Обновлено содержание разделов дисциплины 4. Обновлен список литературы, в том числе ссылок ЭБС	От 01.09.2020 г. №37