

ФОНД ОЦЕНОЧНЫХ СРЕДСТВ ПО ДИСЦИПЛИНЕ
ПРИЕМ 2020 г.
ФОРМА ОБУЧЕНИЯ очная

Программируемые логические схемы

Направление подготовки/ специальность	11.04.04 Электроника и наноэлектроника		
Образовательная программа (направленность (профиль))	Прикладная электронная инженерия		
Специализация	Интеллектуальная промышленная электроника, Электроника интернета вещей		
Уровень образования	высшее образование - магистратура		
Курс	2	семестр	3
Трудоемкость в кредитах (зачетных единицах)	3		

Заведующий кафедрой -
руководитель отделения на
правах кафедры
Руководитель ООП
Преподаватель

	П.Ф. Баранов
	А.И. Солдатов
	М.А. Костина

2020 г.

1. Роль дисциплины «Программируемые логические схемы» в формировании компетенций выпускника:

Код компетенции	Наименование компетенции	Индикаторы достижения		Составляющие результатов освоения (дескрипторы компетенции)	
		Код индикатора	Наименование индикатора достижения	Код	Наименование
ПК(У)-2	Способен разрабатывать эффективные алгоритмы решения сформулированных задач с использованием современных языков программирования и обеспечивать их программную реализацию	И.ПК(У)-2.1	Разрабатывает эффективные алгоритмы решения сформулированных задач с использованием современных языков программирования и обеспечивать их программную реализацию	ПК(У)- 2.В1	Владеет навыками разработки стратегии и методологии исследования изделий микро- и нанoeлектроники
				ПК(У)- 2.У1	Умеет использовать алгоритмы решения исследовательских задач с использованием современных языков программирования
				ПК(У)- 2.31	Знает методы разработки эффективных алгоритмов решения научно-исследовательских задач

2. Показатели и методы оценивания

Планируемые результаты обучения по дисциплине		Код индикатора достижения контролируемой компетенции (или ее части)	Наименование раздела дисциплины	Методы оценивания (оценочные мероприятия)
Код	Наименование			
РД-1	Знает принципы расчетов при проектировании цифровой схемы	ПК(У)-2	Классификация и архитектура ПЛИС Язык Verilog HDL Язык VHDL Разработка устройства на базе ПЛИС	Защита лабораторной работы
РД-2	Владеет навыками проектирования устройств на ПЛИС	ПК(У)-2	Язык VHDL Разработка устройства на базе ПЛИС	Защита лабораторной работы
РД-3	Умеет обрабатывать сигналы на ПЛИС	ПК(У)-2	Разработка устройства на базе ПЛИС	Защита лабораторной работы

3. Шкала оценивания

Порядок организации оценивания результатов обучения в университете регламентируется отдельным локальным нормативным актом – «Система оценивания результатов обучения в Томском политехническом университете (Система оценивания)» (в действующей редакции). Используется балльно-рейтинговая система оценивания результатов обучения. Итоговая оценка (традиционная и литерная) по видам учебной деятельности (изучение дисциплин, УИРС, НИРС, курсовое проектирование, практики) определяется суммой баллов по результатам текущего контроля и промежуточной аттестации (итоговая рейтинговая оценка - максимум 100 баллов).

Распределение основных и дополнительных баллов за оценочные мероприятия текущего контроля и промежуточной аттестации устанавливается календарным рейтинг-планом дисциплины.

Рекомендуемая шкала для отдельных оценочных мероприятий входного и текущего контроля

% выполнения задания	Соответствие традиционной оценке	Определение оценки
90%÷100%	«Отлично»	Отличное понимание предмета, всесторонние знания, отличные умения и владение опытом практической деятельности, необходимые результаты обучения сформированы, их качество оценено количеством баллов, близким к максимальному
70% - 89%	«Хорошо»	Достаточно полное понимание предмета, хорошие знания, умения и опыт практической деятельности, необходимые результаты обучения сформированы, качество ни одного из них не оценено минимальным количеством баллов
55% - 69%	«Удовл.»	Приемлемое понимание предмета, удовлетворительные знания, умения и опыт практической деятельности, необходимые результаты обучения сформированы, качество некоторых из них оценено минимальным количеством баллов
0% - 54%	«Неудовл.»	Результаты обучения не соответствуют минимально достаточным требованиям

Шкала для оценочных мероприятий экзамена

% выполнения заданий экзамена	Экзамен, балл	Соответствие традиционной оценке	Определение оценки
90%÷100%	18 ÷ 20	«Отлично»	Отличное понимание предмета, всесторонние знания, отличные умения и владение опытом практической деятельности, необходимые результаты обучения сформированы, их качество оценено количеством баллов, близким к максимальному
70% - 89%	14 ÷ 17	«Хорошо»	Достаточно полное понимание предмета, хорошие знания, умения и опыт практической деятельности, необходимые результаты обучения сформированы, качество ни одного из них не оценено минимальным количеством баллов
55% - 69%	11 ÷ 13	«Удовл.»	Приемлемое понимание предмета, удовлетворительные знания, умения и опыт практической деятельности, необходимые результаты обучения сформированы, качество некоторых из них оценено минимальным количеством баллов
0% - 54%	0 ÷ 10	«Неудовл.»	Результаты обучения не соответствуют минимально достаточным требованиям

4. Перечень типовых заданий

	Оценочные мероприятия	Примеры типовых контрольных заданий
1.	Защита лабораторной работы	Вопросы:

	Оценочные мероприятия	Примеры типовых контрольных заданий
		1 Проектирование схем на ПЛИС в графическом редакторе 2 Проектирование схем комбинационного типа 3 Проектирование схем на языке VHDL
2.	Зачет	Вопросы на зачет: 1 Классификация ПЛИ 2 Архитектура ПЛИС 3 Особенности программирования ПЛИС 4. Языки описания аппаратуры

5. Методические указания по процедуре оценивания

	Оценочные мероприятия	Процедура проведения оценочного мероприятия и необходимые методические указания
1.	Защита лабораторной работы	Защита происходит в устной форме. Итоговые баллы за защиту пересчитываются в соответствии с рейтинг-планом дисциплины
2.	Зачет	Зачет происходит в устной форме.